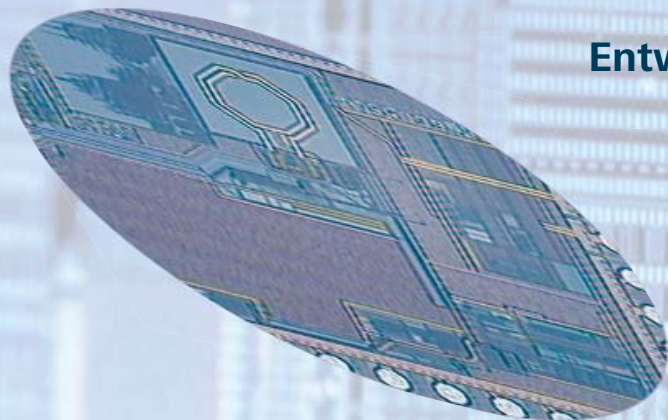


11. ITG / GMM - Fachtagung

Analog 2010

22.-24. März 2010 in Erfurt



Entwicklung von Analogschaltungen mit CAE-Methoden

Veranstaltungsort:

Radisson SAS Erfurt

Juri-Gagarin-Ring 127

D - 99099 Erfurt

Wichtige Daten:

15.11.2009 – Einreichung von Beiträgen

17.12.2009 – Benachrichtigung der Autoren

25.01.2010 – Druckfertige Fassung der Beiträge

Schwerpunktthemen:

- Entwurf, Modellierung, Simulation und Test von MEMS/SoC/SiP
- Entwurf, Modellierung, Simulation und Verifikation heterogener integrierter Systeme
- Entwurf und Verifikation von Analog-, Mixed-Signal- und HF-Schaltungen
- Statistische, Ausbeute- und Robustheits-Analysen von analogen Schaltungen einschließlich Einbeziehung von Hierarchie
- Test und Fehlersimulation analoger Schaltungen
- Synthese analoger Schaltungen
- High-Level-Modellierung und Simulation von Mixed-Signal-Systemen
 - Verhaltensmodellierung und -simulation
 - Transaction-Level-Modellierung und -Simulation
- Modellierung und Simulation von ESD- und EMC-Effekten auf
 - Layout-Ebene
 - Schaltungs-Ebene
 - System-Ebene
- Layout-Entwurf analoger Schaltungen und technologienahe Aspekte
- Device-Modellierung unter verschiedenen Aspekten (Leistung, Temperatur, Rauschen, ...)

*unterstützt durch den VDE, der Gesellschaft Mikroelektronik,
Mikro- und Feinwerktechnik und
der Informationstechnischen Gesellschaft im VDE*

ITG GMM VDE